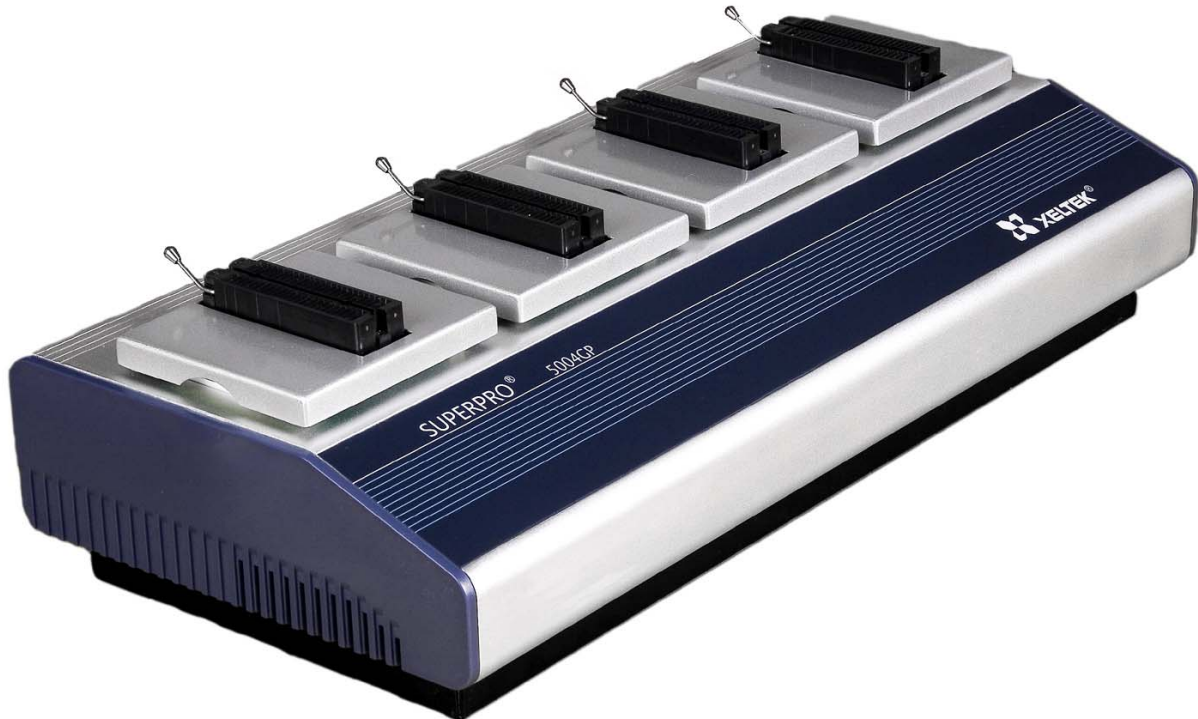


# XELTEK

## SUPERPRO<sup>®</sup> 5004GP

Universal Gang Device Programmer



- Gang-Programmiergerät mit 4 unabhängigen Programmiermodulen und jeweils 144 universellen Pin-Treibern
- Universal-Adapter für alle Gehäuseformen wie DIP, PLCC, SOP, QFP, FPGA usw. bis 144 Pins
- Low-Voltage Unterstützung bis 1,2 V
- Überprüfung der eingesteckten Bauteile auf einwandfreien Kontakt, fehlerhafte Pins und Stromaufnahme
- Projekt-Funktion – Hiermit können Bausteintyp, geladene Daten und alle gewählten Optionen in einer Datei abgespeichert werden.
- Überprüfung der eingesteckten Bauteile auf einwandfreien Kontakt, fehlerhafte Pins und Stromaufnahme
- Im Produktions-Modus startet das Gerät automatisch im jeden Sockel individuell den Programmiervorgang, sobald ein Baustein eingesteckt ist
- Auto-Funktion (Batch) – Hiermit kann der Anwender beliebige Bausteinfunktionen wie Leertest, Programmierung, Vergleichen usw. mit einem einzigen Befehl aufrufen
- Extrem hohe Programmiergeschwindigkeit: Ein 64MB NOR FLASH wird in ca. 12 Sekunden und ein 1GB NAND in ca. 108 Sekunden programmiert und verifiziert
- Die ausschließliche Verwendung der von den IC-Herstellern freigegebenen Programmieralgorithmen gewährleistet eine sichere Programmierung
- Mit der ISP-Funktion können Bausteine direkt in der Schaltung programmiert werden
- Die Seriennummerfunktion ermöglicht es, beliebige fortlaufende Nummern in eine Bausteinserie zu programmieren
- Mit einer Protokoll-Datei kann die Programmierung überwacht werden
- Passwort-Sicherung – Hiermit können Projektdateien gesichert und die Programmierung überwacht werden.
- Steuersoftware für Windows 7 / Vista / XP
- In der Steuersoftware können mittlerweile 11 verschiedene Sprachen (unter anderem auch Deutsch) ausgewählt werden.

## Baustein-Unterstützung

EPROMs, Paged EPROMs, parallele und serielle EEPROMs, FLASH-Speicher (NOR & NAND), FPGA Configuration PROM, BPROMs, NVRAMs, CPLDs, EPLDs, SPLDs, Firmware HUB, Microcontroller; MCUs, Standard Logik

## Baustein-Funktionen

Auslesen des Dateninhalts eines Bausteins  
Leertest  
Programmieren der Daten in den Baustein (Low Voltage-Unterstützung bis 1,2 V)  
Vergleichen der Daten (VCC; VCC ± 5%; VCC ± 10%)  
Löschen von FLASH-Bausteinen und EEPROMs  
Programmierung von Sicherungsfunktionen  
Automatische Seriennummernfunktion  
ISP (In System Programming)

## Prüffunktionen / Sicherheit

Selbsttest beim Einschalten  
Bausteinüberprüfung im Sockel  
(Kontakttest, Kurzschluss und Unterbrechung)  
Device ID-Check  
Prüfsumme (8-stellig)  
PLD-Vektortest  
Passwort-Schutz  
Protokolldatei-Funktion  
CE und RoHS konform



## Daten-Formate

Jedec, POF, Binary, Intel, Motorola S, Tektronix

## Speicher

unbegrenzt (es wird der Speicher des PCs verwendet)

## Schnittstelle

USB (V2.0)

## PC Systemvoraussetzungen

Windows 7 / Vista / XP  
mind. 1 GB freier Festplattenspeicher  
USB Schnittstelle  
CD-ROM Laufwerk

## Stromversorgung

DC 12 V / 6 A

## Umgebungstemperatur

5~45 °C

## Maße / Gewicht

(BxTxH) 438 mm x 216 mm x 94 mm / 4,3 kg

## Lieferumfang

Programmiergerät, 4x DIP48 Adapter; AC-Adapter (100-240 V), USB Kabel, Software, Handbuch (englisch)

## Optionales Zubehör (nicht im Lieferumfang)

Programmieradapter, ISP-Kabel,

Änderungen vorbehalten